

EMENTA DE DISCIPLINA / ATIVIDADE OBRIGATÓRIA

UNIDADE ACADÊMICA Faculdade de Engenharia	DEPARTAMENTO Engenharia Eletrônica e Telecomunicações		
NOME DA DISCIPLINA FEN05713 - ARQUITETURAS DE ALTO DESEMPENHO	<input type="checkbox"/> OBRIGATÓRIA <input checked="" type="checkbox"/> ELETIVA		
ÁREA DE CONCENTRAÇÃO/LINHA DE PESQUISA Sistemas Inteligentes e Automação	DISTRIBUIÇÃO DE CARGA HORÁRIA E CRÉDITO		
	TIPO DE AULA	C. HORÁRIA	Nº CRÉDITOS
	TEÓRICA	60	4
	PRÁTICA	-	-
	TOTAL	60	4
<input checked="" type="checkbox"/> Disciplina do curso de Mestrado Acadêmico <input type="checkbox"/> Disciplina do curso de Mestrado Profissional <input checked="" type="checkbox"/> Disciplina do curso de Doutorado <input type="checkbox"/> Disciplina do curso de Doutorado Profissional			

EMENTA

Organização de computadores. Hierarquia de memória. Conceito de pipeline. Processamento vetorial e processamento paralelo. Arquiteturas SIMD e MIMD. Arquiteturas RISC. Superpipelining. Arquiteturas superescalares e VLIW. Arquiteturas com suporte à programação multifluxo. Redes de interconexão. Coerência de cache. Estruturas de entrada/saída para alto desempenho.

BIBLIOGRAFIA BÁSICA

John L. Hennesy, David A. Patterson, **Computer Architecture: A Quantitative Approach**, Morgan Kaufman Publishers Inc., 1996.
 John Paul Shen, Mikko H. Lipasti, **Modern Processor Design: Fundamentals of Superscalar Processors**, McGraw Hill, 2005.
 W. Wolf, A. Jerraya, **Multiprocessor System-on-Chip**, Morgan Kaufmann Publishers, 2004.