

**EMENTA DE DISCIPLINA / ATIVIDADE OBRIGATÓRIA**

UNIDADE ACADEMICA	DEPARTAMENTO		
Faculdade de Engenharia	Engenharia Eletrônica e Telecomunicações		
NOME DA DISCIPLINA	() OBRIGATÓRIA (X) ELETIVA	C. HORARIA	CRÉDITOS
ARQUITETURAS DE ALTO DESEMPENHO		60	4
NOME DO PROJETO / CURSO Programa de Pós-Graduação em Engenharia Eletrônica ÁREA DE CONCENTRAÇÃO Sistemas Inteligentes e Automação	DISTRIBUIÇÃO DE CARGA HORÁRIA		
	TIPO DE AULA	C. HORÁRIA	Nº CRÉDITOS
	TEÓRICA	60	4
	PRÁTICA		
	TOTAL	60	4
PRÉ-REQUISITOS	(X) Disciplina do curso de mestrado acadêmico () Disciplina do curso de mestrado profissional () Disciplina do curso de Doutorado		

EMENTA

Organização de computadores. Hierarquia de memória. Conceito de pipeline. Processamento vetorial e processamento paralelo. Arquiteturas SIMD e MIMD. Arquiteturas RISC. Superpipelining. Arquiteturas superescalares e VLIW. Arquiteturas com suporte à programação multifluxo. Redes de interconexão. Coerência de cache. Estruturas de entrada/saída para alto desempenho.

BIBLIOGRAFIA BÁSICA

John L. Hennessy, David A. Patterson, **Computer Architecture: A Quantitative Approach**, Morgan Kaufman Publishers Inc., 1996.

John Paul Shen, Mikko H. Lipasti, **Modern Processor Design: Fundamentals of Superscalar Processors**, McGraw Hill, 2005.

W. Wolf, A. Jerraya, **Multiprocessor System-on-Chip**, Morgan Kaufmann Publishers, 2004.

COORDENADOR DO PROJETO / CURSO**ASSINATURA**